

## A. KLASSIFIZIERUNG DES ANMELDUNGSGEGENSTANDES

IPK 7 H03L1/00 H03L7/06

Nach der Internationalen Patentklassifikation (IPK) oder nach der nationalen Klassifikation und der IPK

## B. RECHERCHIERTE GEBIETE

Recherchierter Mindestprüfstoff (Klassifikationssystem und Klassifikationssymbole)

IPK 7 H03L

Recherchierte aber nicht zum Mindestprüfstoff gehörende Veröffentlichungen, soweit diese unter die recherchierten Gebiete fallen

Während der internationalen Recherche konsultierte elektronische Datenbank (Name der Datenbank und evtl. verwendete Suchbegriffe)

EPO-Internal, WPI Data, PAJ, INSPEC

## C. ALS WESENTLICH ANGESEHENE UNTERLAGEN

Kategorie*	Bezeichnung der Veröffentlichung, soweit erforderlich unter Angabe der in Betracht kommenden Teile	Betr. Anspruch Nr.
X	<p>KAENEL V VON ET AL: "A VOLTAGE REDUCTION TECHNIQUE FOR BATTERY-OPERATED SYSTEMS" IEEE JOURNAL OF SOLID-STATE CIRCUITS, IEEE INC. NEW YORK, US, Bd. 25, Nr. 5, 1. Oktober 1990 (1990-10-01), Seiten <i>Pages</i> 1136-1140, XP000162795 ISSN: 0018-9200</p> <p><i>*Abschnitt I. Introduction* Chapter I</i>  <i>*Abschnitt V. Possible Other Application* Chapter ✓</i></p> <p>---</p> <p>-/--</p>	1-8

☒ Weitere Veröffentlichungen sind der Fortsetzung von Feld C zu entnehmen☒ Siehe Anhang Patentfamilie

\* Besondere Kategorien von angegebenen Veröffentlichungen :

\*A\* Veröffentlichung, die den allgemeinen Stand der Technik definiert, aber nicht als besonders bedeutsam anzusehen ist

\*E\* älteres Dokument, das jedoch erst am oder nach dem internationalen Anmeldedatum veröffentlicht worden ist

\*L\* Veröffentlichung, die geeignet ist, einen Prioritätsanspruch zweifelhaft erscheinen zu lassen, oder durch die das Veröffentlichungsdatum einer anderen im Recherchenbericht genannten Veröffentlichung belegt werden soll oder die aus einem anderen besonderen Grund angegeben ist (wie ausgeführt)

\*O\* Veröffentlichung, die sich auf eine mündliche Offenbarung, eine Benutzung, eine Ausstellung oder andere Maßnahmen bezieht

\*P\* Veröffentlichung, die vor dem internationalen Anmeldedatum, aber nach dem beanspruchten Prioritätsdatum veröffentlicht worden ist

\*T\* Spätere Veröffentlichung, die nach dem internationalen Anmeldedatum oder dem Prioritätsdatum veröffentlicht worden ist und mit der Anmeldung nicht kollidiert, sondern nur zum Verständnis des der Erfindung zugrundeliegenden Prinzips oder der ihr zugrundeliegenden Theorie angeht

\*X\* Veröffentlichung von besonderer Bedeutung; die beanspruchte Erfindung kann allein aufgrund dieser Veröffentlichung nicht als neu oder auf erfinderischer Tätigkeit beruhend betrachtet werden

\*Y\* Veröffentlichung von besonderer Bedeutung; die beanspruchte Erfindung kann nicht als auf erfinderischer Tätigkeit beruhend betrachtet werden, wenn die Veröffentlichung mit einer oder mehreren anderen Veröffentlichungen dieser Kategorie in Verbindung gebracht wird und diese Verbindung für einen Fachmann naheliegend ist

\*Z\* Veröffentlichung, die Mitglied derselben Patentfamilie ist

Datum des Abschlusses der internationalen Recherche

19. November 2003

Absendedatum des internationalen Recherchenberichts

02/12/2003

Name und Postanschrift der Internationalen Recherchenbehörde

Europäisches Patentamt, P.B. 5818 Patentlaan 2  
 NL - 2280 HV Rijswijk  
 Tel. (+31-70) 340-2040, Tx. 31 651 epo nl,  
 Fax: (+31-70) 340-3016

Bevollmächtigter Bediensteter

Aouichi, M

## C. (Fortsetzung) ALS WESENTLICH ANGESEHENE UNTERLAGEN

Kategorie	Bezeichnung der Veröffentlichung, soweit erforderlich unter Angabe der in Betracht kommenden Teile	Betr. Anspruch Nr.
X	<p>ZHANG Z-X ET AL: "A 360MHZ 3V CMOS PLL WITH 1V PEAK-TO-PEAK POWER SUPPLY NOISE TOLERANCE"</p> <p>IEEE INTERNATIONAL SOLID STATE CIRCUITS CONFERENCE, IEEE INC. NEW YORK, US, Bd. 39, 1. Februar 1996 (1996-02-01),  <i>pages</i> Seiten 134-135, 431, XP000685566  ISSN: 0193-6530  *das ganze Dokument* <i>whole Document</i></p>	1-8
X	<p>US 2002/039051 A1 (OTA YOSHIYUKI ET AL)  4. April 2002 (2002-04-04)  Absatz '0047! - Absatz '0058!; <i>Paragraph 0047 - Paragraph 0058</i>  Abbildungen 1,2 <i>Drawings</i>  Absatz '0065! - Absatz '0066!; Abbildung, <i>Drawing</i>  6 <i>Paragraph</i>  Absatz '0078! - Absatz '0082!; Abbildung, <i>Drawing</i>  9 <i>Paragraph</i></p>	1-8
X	<p>US 6 351 191 B1 (NAIR RAJENDRAN ET AL)  26. Februar 2002 (2002-02-26)  Spalte 4, Zeile 46 - Spalte 5, Zeile 52; <i>Column 4, Line 46 - Column 5 Line 52</i>  Abbildungen 4,5 <i>Drawings 4, 5</i></p>	1-8

**INTERNATIONALER RECHERCHENBERICHT**

Angaben zu Veröffentlichungen, die zur selben Patentfamilie gehören

Internationales Aktenzeichen

PCT/DE 01602

Im Recherchenbericht angeführtes Patentdokument	Datum der Veröffentlichung	Mitglied(er) der Patentfamilie	Datum der Veröffentlichung
US 2002039051 A1	04-04-2002	JP 2002111449 A	12-04-2002
		CN 1346178 A	24-04-2002
		DE 10140403 A1	08-05-2002
-----			
US 6351191 B1	26-02-2002	KEINE	
-----			